

ИНТЕГРАЛЬНЫЕ КОМПАРАТОРЫ НАПРЯЖЕНИЙ

9.1. НАЗНАЧЕНИЕ И ОСНОВНЫЕ ПАРАМЕТРЫ КОМПАРАТОРОВ НАПРЯЖЕНИЙ

Компаратор, как следует из его названия,— это сравнивающее устройство. Современные интегральные компараторы напряжений (ИКН) предназначены для сравнения двух напряжений, поступающих на его входы. При этом в зависимости от знака разности напряжений на выходах ИКН на выходе устанавливается потенциал, соответствующий либо логической 1, либо логическому 0. Для совмещения ИКН с цифровыми ИМС указанные абсолютные значения выходных потенциалов должны быть равны потенциалам, соответствующим логическим уровням цифровых ИМС.

Заметим, что ИОУ тоже можно использовать для сравнения двух напряжений, и, так как ИОУ обладает достаточно высоким коэффициентом усиления, при незначительной разнице входных напряжений его выходной потенциал будет фиксирован либо на высоком уровне, либо на низком (в зависимости от знака разности входных напряжений). Однако в ИОУ фиксированные уровни выходных потенциалов, определяемые напряжениями источников питания, как правило, не соответствуют логическим уровням цифровых ИМС. Поэтому для совмещения ИОУ с цифровыми ИМС требуется специальное согласующее устройство, преобразующее потенциальные уровни. В отличие от ИОУ в ИКН предусмотрено такое преобразование путем соответствующего выбора схемы включения каскадов и их режима работы.

Структурная схема ИКН совпадает со схемой ИОУ. Она содержит на входе дифференциальный каскад, выполняющий функции сравнивающего устройства. Для повышения чувствительности ИКН за входным дифференциальным каскадом обычно следует промежуточный усилитель с высоким коэффициентом усиления, обеспечивающий формирование перепадов напряжения большой амплитуды при незначительной разности входных напряжений. Чтобы формировать на выходе ИКН потенциалы, соответствующие логическим уровням, иногда требуется ограничение напряжения на выходе промежуточного усилителя на определенном уровне. В этом же усилителе одновременно производится сдвиг потенциального уровня, а также (если ИКН с однотактным выходом) преобразование двухфазного сигнала в однофазный. Основное отличие ИКН от ИОУ

состоит в построении их выходных каскадов. В ИКН выходной каскад работает в ключевом режиме, формируя потенциальные уровни, соответствующие логическим 1 и 0. Задача совмещения ИКН с цифровыми ИМС заметно упрощается при использовании в качестве выходного каскада ИКН простого или сложного инвертора, по структуре совпадающего с соответствующим инвертором цифровой ИМС.

Так как ИКН можно представить как нелинейный усилитель-формирователь, то он прежде всего характеризуется параметрами, свойственными усилителям: коэффициентом усиления по напряжению K_u при работе в активной области, входным и выходным сопротивлениями. Причем поскольку речь идет о нелинейном усилителе, то его параметры меняются в широких пределах. Так, например, при работе в активной области, границы которой определяются напряжениями переключения ИКН, K_u составляет несколько тысяч, тогда как в состояниях логической 1 или 0 ИКН практически не реагирует на изменения входного сигнала и тем самым перестает его усиливать. То же самое можно сказать о входном $R_{вх}$ и выходном $R_{вых}$ сопротивлениях ИКН. Так, входное сопротивление открытого транзистора существенно меньше входного сопротивления закрытого транзистора.

Точность сравнения входных напряжений определяется следующими параметрами ИКН:

входным напряжением сдвига $U_{вх.сд}$, определяемым разностью входных потенциалов, при которой ИКН переключается из одного состояния в другое (аналог $U_{вх.см}$ для ИОУ);

входным током смещения $I_{вх.см}$, определяемым средним значением входных токов и характеризующим разность напряжений на входах ИКН из-за различий сопротивлений ΔR_t во входной цепи;

входным током сдвига $I_{вх.сд}$, определяемым разностью входных токов и характеризующим разность входных напряжений, которая при одинаковых сопротивлениях R_t во входной цепи появляется на входах ИКН в результате асимметрии каскада;

коэффициентом влияния нестабильности источника питания $K_{вл.и.п.}$, определяемым отношением изменений разности входных потенциалов и напряжения источника питания $\Delta E_{и.п.}$, вызвавшим изменение разности входных потенциалов.

При измерении параметров, характеризующих точность сравнения напряжений, указывается уровень выходного потенциала, свидетельствующий о переключении ИКН. Например, можно установить уровень переключения, определяемый 10%-ным изменением выходного напряжения (от полного раз-

макса $\Delta U_{\text{лог}} = U_{\text{вых}}^1 - U_{\text{вых}}^0$). Расчет указанных параметров ИКН можно производить по формулам, полученным для соответствующих параметров дифференциального каскада (см. § 3.7). Это вполне оправданный подход, основанный на следующих предпосылках. Во-первых, так же как и в ИОУ, точностные параметры ИКН определяются в основном входным дифференциальным каскадом. Во-вторых, так как ИКН обычно обладает большим коэффициентом усиления в зоне переключения, то по достижении разности входных напряжений, соответствующей порогу переключения, можно считать, что ИКН сработал.

Таким образом, разность сравниваемых напряжений, при которой ИКН переключается, определяется соотношением

$$\Delta U_{\text{вх.ср}} = U_{\text{вх.сд}} + 2\Delta R_f I_{\text{вх.см}} + R_f I_{\text{вх.сд}} + \sum K_{\text{вл.и.пл}} \Delta E_{\text{и.пл}}. \quad (9.1)$$

Эту разность можно уменьшить путем балансировки (центрирования) ИКН, суть которой сводится к изменению режима каскадов усиления (при помощи внешней цепи смещения), обеспечивающего $\Delta U_{\text{вх.ср}} \approx 0$.

Дрейф разности сравниваемых напряжений характеризуется изменениями указанных параметров, обусловленными старением элементов, их температурной нестабильностью и дрейфом напряжения источников питания. В частности, температурный дрейф определяется формулой

$$(\Delta U_{\text{вх.ср.др}})_T = \Delta T \left(\frac{\partial U_{\text{вх.сд}}}{\partial T} + 2\Delta R_f \frac{\partial I_{\text{вх.см}}}{\partial T} + R_f \frac{\partial I_{\text{вх.сд}}}{\partial T} + \sum K_{\text{вл.и.пл}} \frac{\partial E_{\text{и.пл}}}{\partial T} \right). \quad (9.2)$$

Параметрами ИКН являются также уровни выходных потенциалов $U_{\text{вых}}^1$ и $U_{\text{вых}}^0$, соответствующие логическим 1 и 0.

Быстродействие ИКН целесообразно характеризовать теми же динамическими параметрами, что и у цифровых ИМС: временами задержки включения $t_{\text{зд}}^{1,0}$ и выключения $t_{\text{зд}}^{0,1}$; временами перехода из одного состояния в другое $t^{1,0}$ и $t^{0,1}$; задержками распространения сигнала $t_{\text{зд.р}}^{1,0}$ и $t_{\text{зд.р}}^{0,1}$. Динамические параметры ИКН существенно зависят от установленного порога срабатывания и разности входных напряжений, при которой ИКН переключается, а также амплитуды входного импульса. Поэтому при их измерении указываются перечисленные величины. Наиболее часто пользуются временами задержки $t_{\text{зд}}^{1,0}$, $t_{\text{зд}}^{0,1}$, $t_{\text{зд.р}}^{1,0}$, $t_{\text{зд.р}}^{0,1}$, характеризующими время отклика (срабатывания) ИКН. При измерении времени задержки указываются амплитуда входного импульса и переключающее напряжение, определяемое превышением входного сигнала над порогом срабаты-ва-

Таблица 9.1

Группа ИКН	Главные отличительные характеристики				Серийно выпускаемые ИКН
	$t_{\text{зд}}$, нс	K_u , В/мВ	$I_{\text{вх}, \text{см}}$, мкА	$I_{\text{вх}, \text{сл}}$, мкА	
Общего назначения	30—120	0,5—40	1—80	0,1—3	521CA1, 521CA2 ($\mu A710$, $\mu A711$, MC1514, LM106)
Прецизационные	120—1000	>40	0,1	0,03	521CA3 (LM111, LF111, MONO-01, MONO-02, $\mu A734$)
Быстродействующие	<30	0,5—10	10—60	1—8	521CA4, 597CA1 (LM160, LM161, AM685, $\mu A760$)

Таблица 9.2. Электрические параметры интегральных компараторов напряжений

Параметры	Интегральные компараторы напряжений							
	общего назначения		прецизационные			быстродействующие		
	521CA2 ($\mu A710$)	521CA1 ($\mu A711$)	521CA3 (LM111, HA2111)	LF111	LM119 (двоенаправленный)	521CA4	$\mu A760$	597CA1
$U_{\text{вх}, \text{сл}}$, мВ	7,5	7,5	3,0	4,0	4,0	10	6,0	5
$I_{\text{вх}, \text{сл}}$, мкА	10	10	$10 \cdot 10^{-3}$	$25 \cdot 10^{-6}$	$75 \cdot 10^{-3}$	0,1	7,5	3
$I_{\text{вх}, \text{см}}$, мкА	75	75	$100 \cdot 10^{-3}$	$50 \cdot 10^{-6}$	0,50	4	60	10
K_u , В/мВ	0,75	0,70	200	200	40	5	—	1
$t_{\text{зд}}$, нс	130	120	200	200	80	16	16	6,5
$U_{\text{ппф}}$, В	$\pm 5,0$	$\pm 5,0$	± 30	± 30	$\pm 5,0$	$\pm 5,0$	$\pm 5,0$	$\pm 3,5$
$U_{\text{вых}}$, В	3,2	4,5	—	—	—	3	3,2	-0,8
$U_{\text{вых}}$, В	-0,5	-0,5	—	—	—	0,5	0,25	-1,6
$I_{\text{пот}}$, мА	9,0	11,5	6,0	3,0	11,5	—	32	22
$I_{\text{пот}}$, мА	8,0	6,5	5,0	5,0	4,5	—	16,0	26
$E_{\text{и.п}}$, В	+12 -6	+12 -6	± 15	± 15	± 15	± 5 ± 15	+4,5 $\pm 6,5$	± 6 $\pm 5,2$
$I_{\text{вых}}$, мА	1,6	0,5	До 50	—	3,2	—	3,2	—
Логика	ТТЛ	ТТЛ	РТЛ, ДТЛ	РТЛ, ТТЛ	РТЛ, ДТЛ	ТТЛ, ДТЛ	ТТЛ	ЭСЛ
			МДП					

ния, при котором ИКН срабатывает. При заданном значении опорного напряжения времена задержки уменьшаются с увеличением переключающего напряжения.

Современные ИКН относятся к классу аналого-цифровых элементов и представляют собой универсальные и многофункциональные устройства.

циональные ИМС, которые находят широкое применение в РЭА. Интегральные компараторы напряжений прежде всего используются в качестве порогового элемента, составляющего основу большого класса электронных устройств: дискриминаторов амплитуды, детекторов уровня, триггера Шмитта, бистабильных индикаторов и т. д.

Сочетание порогового элемента с формирователем потенциальных уровней 1 и 0 в ИКН позволяет использовать их в различного рода преобразователях аналоговых сигналов в цифровые. К числу таких устройств относятся аналого-цифровые преобразователи (АЦП), преобразователи временных интервалов в последовательность импульсных сигналов и т. д.

На основе ИКН строят различного рода генераторы импульсов: прямоугольных, ступенчатых, линейно-изменяющихся. Их используют в качестве нелинейных усилителей-формирователей. С помощью ИКН можно управлять работой ключевых элементов, например ключевого регулятора питания, регулятора температуры и т. д. Сдвоенные ИКН применяются в двухпределных пороговых детекторах, усилителях считывания сигналов магнитных запоминающих устройств.

Выпускаемые в настоящее время ИКН можно разбить на три основные группы: общего назначения, прецизионные и быстродействующие. В табл. 9.1 представлены отличительные характеристики указанных групп.

Параметры основных типов ИКН приведены в табл. 9.2. В последней строке указаны цифровые ИМС, с которыми можно согласовать ИКН. Время задержки t_{3d} , указанное в табл. 9.1 и 9.2, измерено при переключении ИКН импульсом амплитудой 100 мВ, превышающим порог срабатывания на 5 мВ (переключающее напряжение). В таблицах t_{3d} – это наибольшее время задержки из $t_{3d}^{1,0}$ и $t_{3d}^{0,1}$.

9.2. ИНТЕГРАЛЬНЫЕ КОМПАРАТОРЫ НАПРЯЖЕНИЙ ОБЩЕГО НАЗНАЧЕНИЯ

Интегральные компараторы напряжений общего назначения применяются в электронных устройствах, к которым не предъявляются какие-либо жесткие требования по точности и быстродействию. Поэтому ИКН общего назначения представляют собой сравнительно простые ИМС с малым числом каскадов, обеспечивающие среднюю точность при относительно невысоком быстродействии.

Одним из первых ИКН общего назначения является ИМС типа 521СА2 (рис. 9.1). Входной дифференциальный каскад построен на транзисторах T_1 и T_2 , в эмиттеры которых подключен источник тока на T_9 со стабилизирующим транзистором

щий напряжение насыщения $U_{\text{кэн}5}$. Между тем ключевой насыщенный транзистор T_4 работает с базовым потенциалом U_{634} , почти равным потенциальному U_{635} ненасыщенного транзистора T_5 (U_{634} больше U_{635} на небольшой перепад напряжения от тока I_{65} на низкоомном резисторе $R_5 = 100 \Omega$). Очевидно, что при одинаковых базовых потенциалах ($U_{634} \approx U_{635}$) можно обеспечить насыщение ключевого транзистора T_4 , сформировав эту структуру с большей площадью эмиттера, чем у T_5 .

В микросхеме 521CA1 предусмотрены входы для стробирования ИКН сигналами $U_{\text{строб}}$. При подаче на стробирующий вход низкого потенциала ($U_{\text{строб}} = U_{\text{вых}}^0$) выходной потенциал этого канала фиксируется диодом D_3 или D_4 на уровне $U_{\text{вых}}^0$ и перестает реагировать на изменения входного сигнала. При этом от источника стробирующего сигнала потребляется ток 1,2 мА. При подаче на стробирующий вход высокого потенциала ($U_{\text{строб}} = U_{\text{вых}}^1$) выход этого канала деблокируется.

9.3. ПРЕЦИЗИОННЫЕ ИНТЕГРАЛЬНЫЕ КОМПАРАТОРЫ НАПРЯЖЕНИЙ

Прецизионные ИКН отличаются от других компараторов высокой точностью сравнения напряжений. Это достигается путем уменьшения входных токов смещения $I_{\text{вх.см}}$ и сдвига $I_{\text{вх.сд}}$, заметного увеличения коэффициента усиления (за счет добавления в ИМС дополнительных каскадов промежуточного усиления). В таких ИКН обычно предусмотрены специальные выводы для балансировки ИМС, позволяющей уменьшить входное напряжение сдвига. У прецизионных ИКН расширен допустимый диапазон входных сигналов (как парафазных, так и синфазных), а также диапазон напряжений источников питания. Улучшение указанных параметров, как правило, достигается ценой снижения быстродействия ИКН.

На рис. 9.3 приведена схема компаратора 521CA3, представляющая собой балансируемый и стробируемый прецизионный ИКН. Это аналог LM111, который оказался настолько удачной разработкой, что в настоящее время с незначительными изменениями выпускается многими фирмами, производящими ИМС. У компаратора 521CA3 входные токи смещения и сдвига уменьшены до 100 и 10 нА соответственно, максимальное напряжение сдвига не превышает 3 мВ, коэффициент усиления $K_u = 150 \text{ В/мВ}$. Диапазон допустимых входных сигналов для парафазных составляющих расширен до $\pm 30 \text{ В}$. Компаратор может работать как от одного источника питания напряжением +5 В, так и от двух с напряжениями $\pm 18 \text{ В}$.

Диапазон допустимых входных парафазных сигналов расширен благодаря применению эмиттерных повторителей на выходах ИКН. Это *p-n-p*-транзисторы T_1 и T_2 с источниками тока в эмиттерах на транзисторных структурах T_5 и T_6 . Для уменьшения входных токов $I_{\text{вх.см}}$ и $I_{\text{вх.сд}}$ транзисторы T_1 и T_2 работают в режиме микротоков $I_{31} = I_{32} = 10 \text{ мкА}$. При этом, так как они представляют собой вертикальные *p-n-p*-структурь с высоким коэффициентом передачи тока базы β_N в режиме микротоков, то входные эмиттерные повторители обеспечивают достаточное усиление входного тока, что способствует повышению чувствительности ИКН. Включение повторителей напряжения (с высокоомными источниками тока в эмиттерах) способствует также повышению входного импеданса ИКН. За эмиттерными повторителями следуют два дифференциальных каскада, первый из которых построен на транзисторах T_3 и T_4 , а второй — на транзисторах T_7 и T_8 . Пробой эмиттерных переходов транзисторов T_3 и T_4 предотвращается при помощи стабилитронов D_1 и D_2 , ограничивающих разность потенциалов между базами транзисторов T_3 и T_4 (а также между эмиттерами

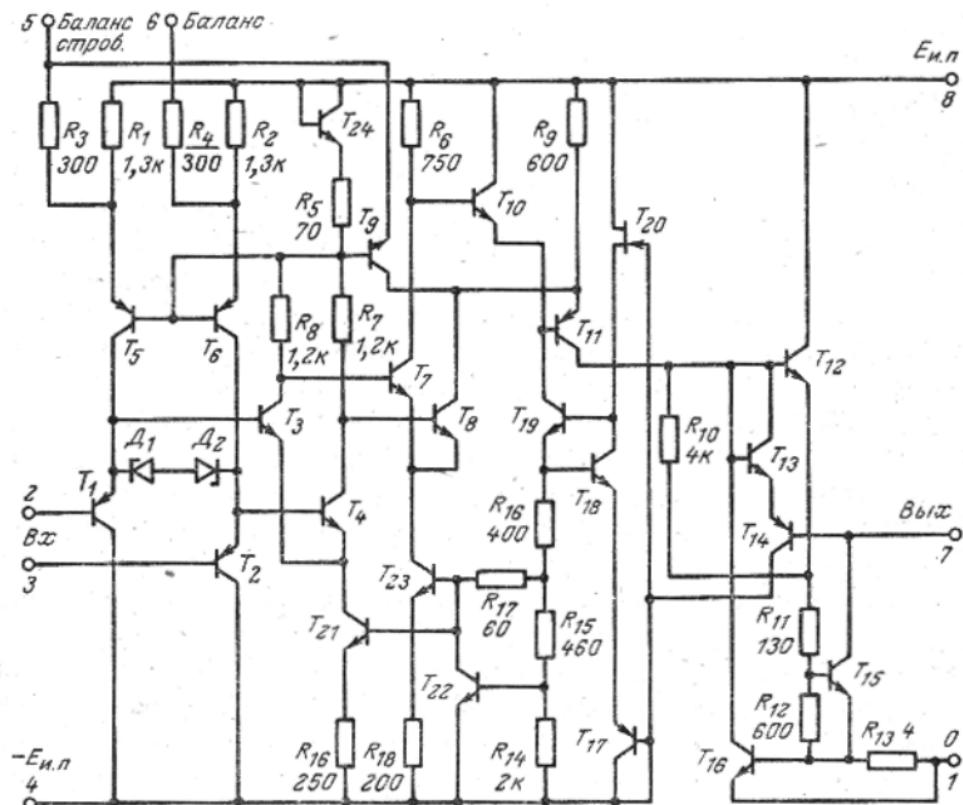


Рис. 9.3. Интегральный компаратор напряжений 521СА3

ми T_1 и T_2) на уровне $U_{ct} + U_{d,pr}$ (где U_{ct} – напряжение стабилизации; $U_{d,pr}$ – падение напряжения на диодах D_1 и D_2 при их прямом включении). В эмиттерные цепи дифференциальных каскадов на $T_3 - T_4$ и $T_7 - T_8$ задаются токи значением 0,5 мА, вырабатываемые источниками тока на транзисторах T_{21} и T_{23} со стабилизирующей структурой T_{22} . При помощи эмиттерного повторителя на T_{10} и усилительного каскада на T_{11} , на эмиттерный и базовый входы которого поступают сигналы с выходов второго дифференциального каскада, производится преобразование двухфазного сигнала в однофазный. Выходное напряжение усилителя на T_{11} через повторитель напряжения на T_{12} поступает на базу ключевого выходного транзистора T_{15} . Глубина насыщения транзистора T_{15} регулируется с помощью каскада на транзисторе T_{14} с транзистором T_{13} в диодном включении в эмиттере. Когда выходной потенциал становится меньше некоторого значения, транзистор T_{14} отпирается и, отбирая часть тока базы T_{12} , ограничивает ток его эмиттера, насыщающий транзистор T_{15} . При этом коэффициент насыщения ключевого транзистора T_{15} определяется резистивным делителем R_{11}, R_{12} , а также отношением площадей эмиттеров транзисторов T_{12} , T_{14} и T_{15} . Ограничение глубины насыщения уменьшает время рассасывания носителей в базе T_{15} , способствуя повышению быстродействия ИКН. Для предотвращения выхода из строя транзистора T_{15} при токах нагрузки выше допускаемых предусмотрена защита, обеспечиваемая транзистором T_{16} , который отпирается, когда перепад напряжения $I_h R_{13} > U_{ot,t}$, и, отбирая часть тока базы T_{12} , ограничивает ток нагрузки I_h .

Использование в выходной цепи транзистора T_{15} со свободным коллектором позволяет путем внешних подключений согласовать ИКН с цифровыми ИМС как на биполярных (РТЛ, ДТЛ, ТТЛ), так и на МДП-транзисторах, образующих высокоуровневые цифровые ИМС. Именно благодаря указанной особенности данный ИКН при напряжении питания ± 18 В может обеспечить выходной сигнал амплитудой до 50 В при токе в нагрузке до 50 мА. Все это реализуется путем внешнего подключения нагрузки к свободному коллектору выходного транзистора T_{15} , шитающегося от более высоковольтного источника напряжения. Можно использовать выходной транзистор T_{15} и в качестве повторителя напряжения, подключив нагрузку к его эмиттеру (через резистор $R_{13} = 4$ Ом в цепи защиты).

Балансировка ИКН осуществляется путем подключения к выводам «Баланс» потенциометра, позволяющего регулиро-

вать токи эмиттеров входных транзисторов T_1 и T_2 . Блокировку ИКН можно производить путем подачи низкого потенциала $U_{\text{вых}}^0$ на стробирующий вход. Тогда отпирается транзистор T_9 и образуемый от тока его коллектора перепад напряжения на резисторе R_9 надежно запирает T_{11} . При этом остается закрытым и ключевой транзистор T_{15} , поэтому на выходе ИКН устанавливается высокий потенциал независимо от полярности разности сигналов на входах.

В последних разработках прецизионных ИКН стараются использовать во входных цепях полевые транзисторы, позволяющие заметно уменьшить входные токи смещения и сдвига и увеличить входное сопротивление. Так, например, в компараторе LF111, структурная схема которого совпадает со схемой рассмотренного ИКН, входные повторители построены на полевых транзисторах. Благодаря этому удалось уменьшить $I_{\text{вх.см}}$ и $I_{\text{вх.сд}}$ до ничтожно малых значений 50 и 25 пА соответственно. Максимальное входное напряжение сдвига составляет 4 мВ.

Недостатком прецизионных ИКН является низкое быстродействие: время задержки у 521СА3 составляет 300 нс, у LF111 около 200 нс. Для повышения быстродействия в современных разработках в качестве ключевых элементов используются диоды и транзисторы Шоттки. Благодаря этому, например, в прецизионных компараторах MONO-01 и MONO-02 удалось уменьшить время задержки до 90 и 160 нс.

9.4. БЫСТРОДЕЙСТВУЮЩИЕ ИНТЕГРАЛЬНЫЕ КОМПАРАТОРЫ НАПРЯЖЕНИЙ

Для повышения быстродействия ИКН прежде всего принимают меры по предотвращению глубокого насыщения транзисторов, работающих в ключевом режиме, и уменьшению паразитных емкостей и сопротивлений, ограничивающих крутизну нарастания сигналов. Приходится отказываться от применения низкочастотных торцевых $p-n-p$ -транзисторов, а также каскадов преобразования двухфазных сигналов в однофазный, поэтому быстродействующие ИКН, как правило, имеют двухфазные выходы, на которых устанавливаются взаимоинверсные сигналы. Для уменьшения действия проходных емкостей (например, емкости коллектора C_k при базовом управлении) применяют каскодное включение транзисторов. Следует иметь в виду, что повышение быстродействия непременно связано с увеличением потребляемой мощности, что ограничивает области применения быстродействующих ИКН. Кроме того, они, как правило, уступают прецизионным ИКН по точности сравнения. Поэтому быстродействующие ИКН применяются главным образом